◎ 公 開 特 許 公 報 (A) 平1−228141

50 Int. Cl. 4

識別記号

庁内整理番号

❸公開 平成1年(1989)9月12日

H 01 L 21/60

W - 6918 - 5F

審査請求 未請求 請求項の数 1 (全2頁)

69発明の名称 ICチップ実装フレキシブル基板

> ②1)特 願 昭63-53496

22出 願 昭63(1988) 3月9日

⑫発 明 者 斎 藤 健 千葉県茂原市早野3300番地 株式会社日立製作所茂原工場

内

⑫発 明 者 高部 洋二郎 千葉県茂原市早野3300番地 株式会社日立製作所茂原工場

72)発 明 者 大 渕 篤 千葉県茂原市早野3681番地 日立デバイスエンジニアリン

グ株式会社内

⑦出 願 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

目立デバイスエンジニ

千葉県茂原市早野3681番地

アリング株式会社

@代 理 人 弁理士 小川 勝男 外1名

明 細

1,発明の名称

勿出

願 人

ICチップ実装フレキシブル基板

2. 特許請求の範囲

1. テープキャリアにICチップをポンディング したICチップ実装フレキシブル基板において、 テープ上に配設すべきフレキシブルなリードフ レームのパターン先端の端子部または其れと特 定な関係の部位に、正確に対応する複数のテー プ位置に、穴を設けておくことにより、テープ 上にリードフレームを形成し更にICチップを 実装したのち、この穴の上を通るリードフレー ム端子部導体と此の端子部に接続すべき相手部 品上の端子部または目合わせ印を、テープの裏 面から穴を通して直接目視できるようにしたこ とを特徴とするICチップ実装フレキシブル基 板。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、テープキャリア方式により、例えば

液晶表示装置の駆動用ICチップの出力端子を液 晶表示素子ガラス基板上の外部引出端子に接続す る際に、目合わせが容易になり、接続作業が確実 に行えるようにした、ICチップ実装フレキシブ ル基板に関する。

[従来の技術]

従来、テープキャリア方式またはTAB方式と 呼ばれるICチップのワイヤレスポンディングに 用いられるフレキシブルテープには、耐熱性など の見地から、ポリイミド樹脂などの必ずしも透明 度の高くない基材を使用しているため、IC出力 端子部に目合わせマークが設けられていても、相 手部品たとえば液晶表示素子の基板上の外部引出 端子とICの出力端子とを、接続作業に際して合 わせることは容易ではなかった(「日経マイクロ デバイス」1987年6月号61-74頁)。

[発明が解決しようとする課題]

本発明は、上記従来の課題を解決し、テープキ ャリア方式のテープ上に形成された、ICチップ を実装したフレキシブルな基板の出力端子と、共 の相手部品たとえば被晶表示素子の外部引出端子とを正確に一致させることが出来るようにした、 I C チップ実装フレキシブル基板を提供すること を目的とする。

[課題を解決するための手段]

上記課題を解決するために本発明においては、 テープ上に配設すべきフレキシブルなリードフレームのパターン先端の端子部または其れと特定室 関係、正確に対応するテープ上の複数位置 に、それぞれ穴を設けておくことにより、テーを 上にリードフレームを形成し更にICチップを 技したのち、この穴の上を通るリードフレーム 子部は上したのち、なり、データ端 子部または目合わせ印を、テープの裏面から穴 を通して直接目視できるようにした。

[作用]

上記のような手段をとれば、相互に接続すべき 両方(テープ状フレキシブル基板上に形成された、 IC出力端子に既に接続されているリードパター ン先端の端子部(フィンガ部)、及び相手部品の

る。第2図 (a)、 (b) は夫々第1図中に示す A部の拡大平面図、拡大側面図である。

[発明の効果]

以上説明したように本発明によれば、ICチップを実装したフレキシブル基板側の接続端子の位置と相手部品側の接続端子位置を、極めて容易に正確に合わせることが可能となり、確実に接続することが出来る。

4. 図面の簡単な説明

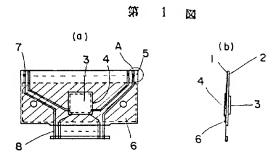
第1図(a)は本発明一実施例の平面図、第1図(b)は側面図、第2図(a)、(b)は夫々第1図中に示すA部の拡大平面図、拡大側面図である。

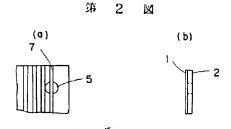
代理人 弁理士 小川 勝男

接続端子またはそれらと正確な対応位置にある目合わせマーク)の部品の端子位置を容易に正確に合致させることが出来て、確実に接続できる。

[実施例]

第1回(a) は本発明一実施例の平面図、第1 図(b)は側面図を示す。テープキャリア方式で、 ICチップを実装すべきフレキシブル基板(例え ばポリイミド樹脂製テープ)の、IC出力端子 (リードパターン) を配設する予定位置に正確に 特定な対応関係にある複数の位置に、それぞれ穴 が設けられている。この上には銅箔を貼付けるか、 又は無電解銅めっきによる銅箔が形成されている。 その後、フォトリソグラフ技術により不要部分の 銅箔を除去することにより、フレキシブル基板上 に IC用入出力リードパターンが形成される。第 1 図中、1 は銅表面に錫めっきした導体(リード) パターン、2はポリイミドテープ (フレキシブル 基板)、3はICチップ、4は封止材、5は目合 わせ穴、6はソルダーレジスト、7は液晶表示素 子へ接続する端子、8は他の回路接線端子部であ





- 1一導体パターン
- 2ーボ・リイミドテーフ・
- 3-1 (テッフ・
- 4一封止材
- 5一目合わせ穴 6ーソルダーレジスト
- 7-液晶表示基子人接続了3端子
- 8-他の回路接続端子部